

ข้อมูลอาจารย์มหาวิทยาลัยเกษตรศาสตร์

ชื่อ นายภาณุ รัตนวรินทร์	
ตำแหน่งทางวิชาการ ผู้ช่วยศาสตราจารย์	สังกัด ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์
การดำรงตำแหน่งบริหาร -	
การศึกษา วศ.บ. (วิศวกรรมไฟฟ้า), มหาวิทยาลัยเกษตรศาสตร์, ไทย, M.Eng. (Electrical & Computer Engineering), Cornell University , U.S.A., Ph.D.(Electrical & Computer Engineering), Cornell University , U.S.A.,	
สาขาเชี่ยวชาญ/สนใจ Multicore Architecture, Parallel Computing, System Security, Compilers	
งานสอน <ul style="list-style-type: none"> Abstract Data Types & Problem Solving Abstract Data Types Laboratory Algorithm Design & Analysis Computer Architecture & Organization Computer Architecture and Organization Computer Engineering Project Preparation Computer Organization & Architecture Computer Programming I Computer Programming Laboratory I Computer Programming Languages Computer System Laboratory Computer Systems Security Computers & Programming Data Encryption & Security Database Systems Design & Analysis of Computer Algorithms Design of Language Processor & Translator Digital System Architecture Enterprise Project Management Individual Software Development Process Individual Software Development Process Lab. Introduction to Computer Systems Logic Circuit Laboratory Microcontroller & Micropro. System Design New Age Information Management in Everyday Life Object-Oriented Modeling & Program. Lab. Object-Oriented Modeling & Programming Object-Oriented Programming II Object-Oriented Programming Laboratory Operating Sys. for Software & Knowledge Eng. Operating Systems Operating Systems for Software and Knowledge Engineers Programming Languages Translation Selected Topics in Computer Engineering Software Specification & Design Software Specification & Design Lab. Special Problems Web Application Development 	
โครงการวิจัย <ul style="list-style-type: none"> ปี 2555 ระบบวิเคราะห์โปรแกรมเพื่อเพิ่มสมรรถนะและประสิทธิภาพของการตรวจจับรูปแบบไม่สมมาตร (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2555-2556 ระบบวิเคราะห์โปรแกรมเพื่อเพิ่มประสิทธิภาพและประสิทธิภาพให้กับการตรวจจับรูปแบบไม่สมมาตร (หัวหน้าโครงการ) ได้รับทุนจากสำนักงานกองทุนสนับสนุนการวิจัย (สกว.) ปี 2557 การปรับปรุงสมรรถนะและประสิทธิภาพผลของโปรแกรมตรวจจับการคัดลอกเอกสาร Anti-Kobpae (ผู้ร่วมโครงการ) ได้รับทุนจากเงินรายได้ส่วนกลาง มก. 	
บทความวิจัยในวารสารวิชาการ	

ข้อมูลอาจารย์มหาวิทยาลัยเกษตรศาสตร์

ชื่อ นายภาจรจ รัตนวรพันธุ์	สังกัด ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์
ตำแหน่งทางวิชาการ ผู้ช่วยศาสตราจารย์	
ระดับชาติ - เพิ่มพูน โภคกุลถนอม, Kemathat Vibhatavanit, Paruj Ratanaworabhan, Tanin Kongsila, "The Development of a Decision Support System for Rice Cultivation in Thailand", วารสารพัฒนาเทคนิคศึกษา มหาวิทยาลัยเทคโนโลยีพระจอมเกล้าพระนครเหนือ 29 (102) (2017) 117-124	
ระดับนานาชาติ - Burtscher, M., Paruj Ratanaworabhan, "gFPC: A self-tuning compression algorithm", Data Compression Conference Proceedings - (-) (2010) 396-405 - Paruj Ratanaworabhan, Burtscher, M, Kirovski, D, Zorn, B, Nagpal, R, Pattabiraman, K, "Efficient Runtime Detection and Toleration of Asymmetric Races", IEEE TRANSACTIONS ON COMPUTERS 61 (4) (2012) 548-562 - Paruj Ratanaworabhan, "Dynamically Tolerating and Detecting Asymmetric Races", Journal of Computer Research and Development 51 (8) (2014) 1748-1763	
บทความวิจัยในการประชุมวิชาการ ระดับนานาชาติ - Burtscher, M., Paruj Ratanaworabhan, "gFPC: A self-tuning compression algorithm", Data Compression Conference, DCC 2010 (2010) - Paruj Ratanaworabhan, Benjamin Livshits, Benjamin Zorn, "JSMeter: Comparing the Behavior of JavaScript Benchmarks with RealWeb Applications", The 2010 USENIX conference on Web application development (2010) - Chawengwut Pattanakul, Paruj Ratanaworabhan, Peerapong Triyacharoen, Sansanee Supapa, "On-Line Course Specification Form for the Thai Qualifications Framework", The 9th International Conference on E-Business (2010) - Paruj Ratanaworabhan, Burtscher, M., Kirovski, D., Zorn, B., "Hardware support for enforcing isolation in lock-based parallel programs", Proceedings of the International Conference on Supercomputing (2012) - Paruj Ratanaworabhan, "Functional cache simulator for multicore", 2012 9th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology, ECTI-CON 2012 (2012) - Veerapong Kaewtes, Paruj Ratanaworabhan, "Simple Optimizations for LAMMPS", The 2014 International Computer Science and Engineering Conference (ICSEC2014) (2014) - Natthanon Thamsirarak, Thanayut Seethongchuen, Paruj Ratanaworabhan, "A Case for Malware that Make Antivirus Irrelevant", 2015 12th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON) (2015) - Kongyot Wangkaom, Paruj Ratanaworabhan, Saowapak S. Thongvigitmanee, "High-quality web-based volume rendering in real-time", Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON), 2015 12th International Conference on (2015) - Paruj Ratanaworabhan, Pakawat Nakwijit, "A Parser Generator Using the Grammar Flow Graph", The 19th International Computer Science and Engineering Conference (2016) - Pichet Suksai, Paruj Ratanaworabhan, "A new approach to extracting sport highlight", Computer Science and Engineering Conference (ICSEC), 2016 International (2016) - Sornsoontorn, C., Rimcharoen, S., Leelathakul, N., Asanee Kawtrakul, Paruj Ratanaworabhan, "Using Document Classification to Improve the Performance of a Plagiarism Checker: A Case for Thai language documents", 21st International Computer Science and Engineering Conference, ICSEC 2017 (2017) - Nopphon Phringmongkol, Paruj Ratanaworabhan, "Exploiting Extra CPU Cores to Detect NOP Sleds Using Sandboxed Execution", The 10th International Conference on Information and Communication Technology for Embedded Systems (2019) - Thanayut Seethongchuen, Paruj Ratanaworabhan, "Improving Plagiarism Checker Throughput with Apache Storm", ECTI-CON 2019 (2019)	

ผลงานวิจัยนี้เป็นรายการรวบรวมระหว่างปี 1 มกราคม 2553 - 20 กันยายน 2563