

ข้อมูลอาจารย์มหาวิทยาลัยเกษตรศาสตร์

ชื่อ นางอุศนา ตันกุลเวศม์	
ตำแหน่งทางวิชาการ รองศาสตราจารย์	สังกัด ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์
การดำรงตำแหน่งบริหาร -	
การศึกษา ปริญญาเอก Ph.D.(Electrical Engineering), Pennsylvania State University, U.S.A., ปริญญาโท M.S.(Electrical Engineering), Pennsylvania State University, U.S.A., ปริญญาตรี วศ.บ. (ไฟฟ้าสื่อสาร), จุฬาลงกรณ์มหาวิทยาลัย, ไทย,	
สาขาเชี่ยวชาญ/สนใจ channel coding, digital communications, implementation, medical and environmental applications	
งานสอน Applied Coding Channel Coding Theory Com.& Communication Network for Power Systems Communication Laboratory Data Communications & Network I Data Communications & Networks I Data Communications and Networks I Digital Circuit and Logic Design Digital Circuits & Logic Design Digital Communications Systems Electrical Engineering Project I Electrical Engineering Project II Principle of Communications Principle of Digital Communications Principles of Communications Selected Topics in Electrical Engineering Seminar Senior project II โครงงานวิศวกรรมไฟฟ้า 1 หลักการสื่อสาร	
โครงการวิจัย ปี 2550-2551 ต้นแบบเครื่องถอดรหัสภายใน สำหรับตัวถอดรหัสคอนโวลูชันภายนอก (หัวหน้าโครงการ) ได้รับทุนจากบัณฑิตวิทยาลัย ปี 2551 ชิ้นงานต้นแบบ (เฟสที่ 3) ของเครื่องถอดรหัส ด้วยวิธีเวกเตอร์ ซิมโบล ดีโคดดิ้ง ของรหัสคอนโวลูชัน (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2552 ชิ้นงานต้นแบบตัวถอดรหัสสี่เทอร์บี เพื่อเป็นตัวถอดรหัสภายในสำหรับตัวถอดรหัสภายนอกแบบเวกเตอร์ซิมโบล (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2553 พารามิเตอร์ที่เหมาะสมของช่องสัญญาณหนึ่งสำหรับการถอดรหัสคอนโวลูชันด้วยวิธีเวกเตอร์ซิมโบลแบบสองตัวเลือก (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2554 การวิเคราะห์ความสัมพันธ์ของความผิดพลาดแบบเบริสตีที่เกิดขึ้นในระบบการถอดรหัสภายในแบบต่าง ๆ (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2555-2556 รหัสนอนไบนารีคอนโวลูชันสำหรับการสื่อสารข้อมูลไร้สายที่เชื่อถือได้ด้วยอัตราการส่งข้อมูลที่สูงมาก (หัวหน้าโครงการ) ได้รับทุนจากคณะวิศวกรรมศาสตร์ ปี 2555-2558 ระบบสื่อสารเพื่อการวินิจฉัยโรคทางไกล (หัวหน้าโครงการ) ได้รับทุนจากทุนส่วนตัว ปี 2556 นวัตกรรมระบบรหัสบนบอร์ดิเล็กทรอนิกส์ เพื่อการสื่อสารไร้สายที่เชื่อถือได้ซึ่งรองรับการเพิ่มขึ้นของอัตราการส่งข้อมูล (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2557 นวัตกรรมระบบรหัสของสัญญาณเพื่อการสื่อสารที่เชื่อถือได้เพื่อให้สามารถใช้ช่องสัญญาณได้ทุกรูปแบบ (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2558 ระบบรหัสนอนไบนารีสำหรับการสื่อสารข้อมูลสำคัญแบบไร้สายเคลื่อนที่ซึ่งสามารถสร้างอุปกรณ์ได้ (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2560 ระบบรหัสของสัญญาณแบบใหม่ที่มีความยืดหยุ่น สำหรับการสื่อสารข้อมูลที่ต้องการความเชื่อถือได้สูง ผ่านสายส่งไฟฟ้าที่มีอยู่เดิม เพื่อการใช้งานอย่างคุ้มค่าและประหยัด (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2561 ระบบรหัสนอนไบนารีแบบบล็อกที่ใช้รหัสแอลดีพีซี และรหัสบล็อกอื่นที่ให้ความเชื่อถือได้สูงผ่านช่องสัญญาณคุณภาพต่ำเช่นช่องสัญญาณผ่านสายไฟฟ้า (หัวหน้าโครงการ) ได้รับทุนจากทุนอุดหนุนวิจัย มก. ปี 2563-2564 เทคโนโลยีดิจิทัลเพื่อการสื่อสารในอนาคต (หัวหน้าโครงการ) ได้รับทุนจากหน่วยบริหารและจัดการทุนด้านการพัฒนากำลังคนและทุนด้านการพัฒนาสถาบันอุดมศึกษา การวิจัยและนวัตกรรม (บพค)	

ข้อมูลอาจารย์มหาวิทยาลัยเกษตรศาสตร์

<p>ชื่อ นางอุศนา ตันกุลเวศม์</p> <p>ตำแหน่งทางวิชาการ รองศาสตราจารย์</p>	<p>สังกัด ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์</p>
<p>ปี 2563-2564 ระเบียบรหัสของสัญญาฉบับนอนบนอนไบนารีที่ปรับตัวได้และทนทาน (หัวหน้าโครงการย่อย) ได้รับทุนจากหน่วยบริหารและจัดการทุนด้านการพัฒนา กำลังคนและทุนด้านการพัฒนาสถาบันอุดมศึกษา การวิจัยและนวัตกรรม (บพค</p> <p>ปี 2567-2568 โครงการศึกษาแนวทางการจัดตั้งระบบตรวจสอบคลื่นความถี่สำหรับกิจการดาวเทียม (หัวหน้าโครงการ) ได้รับทุนจากสำนักงานคณะกรรมการ การกิจการกระจายเสียง กิจการโทรทัศน์ และกิจการโทรคมนาคมแห่งชาติ</p>	
<p>บทความวิจัยในวารสารวิชาการ</p> <p>ระดับนานาชาติ</p> <ul style="list-style-type: none"> - Usana Tuntoolavest, "Pulse time hopping for multiaccess communications with a concatenated code", Midwest Symposium on Circuits and Systems (2002) 0-0 - John J. Metzner, Usana Tuntoolavest, "Vector symbol convolutional decoding with list symbol decisions", Integrated Computer-Aided Engineering 9 (2) (2002) 101-116 - Usana Tuntoolavest, "A simple method to improve the performance of convolutional Vector Symbol Decoding with small symbol size", IEEE Region 10 Annual International Conference, Proceedings/TENCON B, pp. B676-B679 2004 (2004) 0-0 - Usana Tuntoolavest, นายอรุณภัทรสืบเนื่อง, "Performance Investigation of Convolutional Vector Symbol Decoding with Larger than Two Choices and with Incomplete Second Choices", Kasetsart Journal (Natural Science)(วารสารวิทยาศาสตร์ สาขาวิทยาศาสตร์) 41 (5) (2007) 364-370 - Usana Tuntoolavest, Chanothai Chaiwan, "On Adjusting Vector Symbol Decoding for Many Different Nonbinary Convolutional Codes", Kasetsart Journal (Natural Science) 46 (2) (2012) 305-317 - Usana Tuntoolavest, Vasin Suktalordcheep, Jatupon Thonchai, "Concatenated Reed-Solomon Inner and Convolutional Outer Codes for Mobile Channels with Soft Core Processor Implementation", Kasetsart Journal (natural Science) 47 (6) (2013) 885-897 - Usana Tuntoolavest, นายนราเทพ สกุลนิธิมธา, นายไกรวีร์ ลิ้มชัยกิจ, "Reed solomon inner-convolutional outer concatenated code with error-erasure decoding for narrowband and broadband power line communications", Songklanakarin Journal of Science and Technology 39 (5) (2017) 601-608 - Usana Tuntoolavest, Nabeela Shaheen, Visuttha Manthamkarn, "Verification-Based Decoding for Rateless Codes in the Presence of Errors and Erasures", Engineering Journal 26 (4) (2022) 38-44 - Usana Tuntoolavest, Manthamkarn, V., "A Practical Nonbinary Decoder for Low-Density Parity-Check Codes with Packet-Sized Symbols", Engineering Journal 26 (9) (2022) 35-46 	
<p>บทความวิจัยในการประชุมวิชาการ</p> <p>ระดับชาติ</p> <ul style="list-style-type: none"> - Usana Tuntoolavest, "PERFORMANCE INVESTIGATION OF CONVOLUTIONAL VECTOR SYMBOL DECODING WITH LARGER THAN TWO CHOICES AND WITH INCOMPLETE SECOND CHOICES", การประชุมทางวิชาการของ มหาวิทยาลัย เกษตรศาสตร์ ครั้งที่ 45 (2007) - Usana Tuntoolavest, พงษ์พิสุทธิ์ นรดี, "Lab Prototype of a List-of-2 Viterbi Decoder: A Diversity Inner Decoder for the Outer Vector Symbol Decoder", Proceedings of the 2010 ECTI International Conference on Electrical Engineering/Electronics, Computer, Telecommunications, and Information Technology (ECTI-CON 2010) (2010) - Usana Tuntoolavest, ทศพร ศรีนุชศาสตร์ , วรวิทย์ สงวนศักดิ์วัฒนา , "ระบบสื่อสารเพื่อช่วยแพทย์ในการวินิจฉัยโรคหลอดเลือดหัวใจตีบทางไกลได้ทันเวลา ตามมาตรฐานการดูแลผู้ป่วยของ American College of Cardiology (ACC)/American Heart Association (AHA)", การประชุมวิชาการทางวิศวกรรมไฟฟ้าครั้งที่ 35 (2012) <p>ระดับนานาชาติ</p> <ul style="list-style-type: none"> - Usana Tuntoolavest, "Nonbinary Convolutional Encoder for Vector Symbol Decoding on FPGA Board", International Conference on Communication Technology : ICCT2006 (2006) - Usana Tuntoolavest, "State diagram design for implementing phase I of a Vector Symbol Decoder on an FPGA board", International Symposium on Communications and Information Technologies 2006 (ISCIT 2006) (2006) - Usana Tuntoolavest, "Convolutional Vector Symbol Decoder Phase II on FPGA: Correct with Second Choice", The 7th International Symposium on communication and Information Technology (2007) - Usana Tuntoolavest, "Additional Steps of Convolutional Vector Symbol Decoding for General Data Sequence", The 2007 ECTI International Conference (2007) - Usana Tuntoolavest, "Design and Implementation of List-of-2 Viterbi Decoder with VHDL and its Application", The Proceedings of the 2009 6th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications, and Information Technology (ECTI-CON 2009) (2009) - Usana Tuntoolavest, นายพงษ์พิสุทธิ์ นรดี, "Suitable Mobile Channel Conditions for a Concatenated Coding System with List-of-2 Viterbi Inner Decoder", 10th International Symposium on Communications and Information Technologies (ISCIT 2010) (2010) 	

ข้อมูลอาจารย์มหาวิทยาลัยเกษตรศาสตร์

<p>ชื่อ นางอุศนา ตันกุลเวศม์</p>	
<p>ตำแหน่งทางวิชาการ รองศาสตราจารย์</p>	<p>สังกัด ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์</p>
<ul style="list-style-type: none"> - Usana Tuntoolavest, นายวศิน สุขตลอดชีพ, นายชโนทัย ไชยวรรณ, "List-of-2 Soft Decision Viterbi Inner Decoder for a Generalized Concatenated Coding System", The 8th Electrical Engineering/Electronics, Computer, Telecommunications, and Information Technology (ECTI) Association, Thailand Conference (2011) - Usana Tuntoolavest, Jatupon Thonchai, "VHDL Design of a Convolutional Concatenated Encoding System", the International Conference on Information and Communication Technology for Embedded Systems (ICICTES 2011) (2011) - นายจตุพล ทนไชย, นายวศิน สุขตลอดชีพ, Usana Tuntoolavest, "Lab Prototype and Performance Investigation of List-of-2 Soft Viterbi Decoder for a BCH Inner Code", The International Conference on Information and Communication Technology for Embedded Systems (ICICTES2013) (2013) - Usana Tuntoolavest, นายไกรวีร์ ล้อมไชยกิจ, "Scaling Method to Increase Data Rate with No Degradation in Vector Symbol Decoding Performance", The 20th Asia-Pacific Conference on Communications (2014) - Usana Tuntoolavest, นราเทพ สกุนดิธเมธา, อภิญญา สมภักดิ์, "A Novel Nonbinary Concatenated Coding System for Narrowband Power Line Communications", 2015 12th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON) (2015) - Usana Tuntoolavest, นางสาวอภิญญา สมภักดิ์, "Vector Symbol Decoding for Systematic Nonbinary Convolutional Codes in Narrowband Power Line Communications", Proceedings of the 7th International Conference on Information and Communication Technology for Embedded Systems (ICICTES 2016) (2016) - นายนราเทพ สกุนดิธเมธา, Usana Tuntoolavest, "An Efficient New ARQ Strategy for Vector Symbol Decoding with Performance in Power Line Communications", The 2017 International Electrical Engineering Congress (IEECON2017) (2017) - Usana Tuntoolavest, Chayanon Athanan, Koravit Panwong, "Message Passing-Vector Symbol Decoding for LDPC Codes with Nonbinary Symbols", The joint conference of the 11th International Conference on Embedded Systems and Intelligent Technology (ICESIT 2018) and The Ninth International Conference on Information and Communication Technology for Embedded Systems (IC-ICTES 2018) (2018) - Nabeela Shaheen , Usana Tuntoolavest, "Effect of Weight Distribution on Vector Symbol Decoder Performance", the 4th IEEE international Women in Engineering (WIE) Conference on Electrical and Computer Engineering 2018 (IEEE WIECON-ECE 2018) (2018) - Usana Tuntoolavest, ปาวีศรี มานะกุล, "Efficient Partial Retransmission ARQ Strategy with Verification-based Decoding for Nonbinary Block Codes", the 11th International Conference on Information Technology and Electrical Engineering (ICITEE2019) (2019) - Abhishek Maheshwari, Usana Tuntoolavest, Kazuhiko Fukawa, "Implementation of the Nonbinary Encoder and Decoder for Systematic Low Density Parity Check Codes on Raspberry-pi boards", The 11th Annual IEEE Information Technology, Electronics and Mobile Communication Conference (IEMCON2020) (2020) - Usana Tuntoolavest, Visuttha Manthamkarn, Abhishek Maheshwari, "Systematic Low Density Parity Check Codes with Hard Decision Message Passing Algorithm for Nonbinary Symbols", the 2020 International Electrical Engineering Congress (iEECON2020) (2020) - Usana Tuntoolavest, Visuttha Manthamkarn, Pakorn Ditphakwaen, "Converting a q-ary Symmetric Channel into an Error-Erasure Channel with Erasure Marking", The 2021 9th International Electrical Engineering Congress (iEECON 2021) (2021) - Poonlap Lamsrichan, Visuttha Manthamkarn, Usana Tuntoolavest, "Performance Evaluation of the Block Truncation Image Coding with BCH Codes under Noisy Channels", 2022 19th International Conference on Electrical Engineering/Electronics, Computer, Telecommunications and Information Technology (ECTI-CON) (2022) - Visuttha Manthamkarn, Usana Tuntoolavest, Nopparuj Sriratanapochai, Sutchapong Chuenjit, "Methods to Convert Error & Error-Erasure channel to Erasure Channel for Fountain Code Decoding", The 2022 International Electrical Engineering Congress (iEECON2022) (2022) - Theethawat Keeratihuttayakorn, Julalak Khodom, Usana Tuntoolavest, "Low Complexity Partial Retransmission ARQ with Hard-Decision Message-Passing Technique", The 2022 International Electrical Engineering Congress (iEECON2022) (2022) - Usana Tuntoolavest, Visuttha Manthamkarn, Patima Sawaengtham, Areeya Duriyaphan , Areeya Duriyaphan, "Low Complexity Nonbinary Decoder: Correct Only Data part with Implementation", The 2023 International Electrical Engineering Congress (iEECON2023) (2023) - Usana Tuntoolavest, Thunchanok Julnipitawong, Visuttha Manthamkarn, "Improved Partial Retransmission Hard-Decision Message-Passing ARQ", 2023 International Electrical Engineering Congress (iEECON 2023) (2023) 	
<p>อนุสิทธิบัตร</p> <ul style="list-style-type: none"> - อนุสิทธิบัตรงานวิจัย ปี 2563 เรื่อง "กรรมวิธีการร้องขอให้ส่งซ้ำบางส่วนและโครงสร้างเฟรมตอบกลับสำหรับการสื่อสารด้วยรหัสนอนไบนารีที่ใช้วิธีการถอดรหัสแบบทวนสอบ" จาก คณะวิศวกรรมศาสตร์ - อนุสิทธิบัตรงานวิจัย ปี 2563 เรื่อง "กรรมวิธีเข้ารหัสถอดรหัสรหัสไร้อัตราสำหรับการสื่อสารที่มีทั้งการสูญหายและการผิดพลาดของสัญลักษณ์ที่ส่งมา" จาก คณะวิศวกรรมศาสตร์ - อนุสิทธิบัตรงานวิจัย ปี 2564 เรื่อง "วงจรถัดค่าข้อมูลจากคำรหัสคอนโวลูชันแบบไม่เป็นระบบและกรรมวิธีการสร้างวงจรถัดดังกล่าว" จาก งานทรัพย์สินทางปัญญา มหาวิทยาลัยเกษตรศาสตร์ และคณะวิศวกรรมศาสตร์ - อนุสิทธิบัตรงานวิจัย ปี 2566 เรื่อง "กรรมวิธีเข้ารหัสถอดรหัส รหัสไร้อัตราแบบเป็นระบบ ที่มีการกำหนดโครงสร้างแบบแบ่งแยกและเอาชนะของสัญลักษณ์พาริตีส่วนแรก ซึ่งสามารถเติมสัญลักษณ์สูญหายและแก้ไขความผิดพลาดได้" จาก มหาวิทยาลัยเกษตรศาสตร์ 	

ข้อมูลอาจารย์มหาวิทยาลัยเกษตรศาสตร์

ชื่อ นางอุศนา ตันกุลเวศม์	
ตำแหน่งทางวิชาการ รองศาสตราจารย์	สังกัด ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์
<ul style="list-style-type: none">- อนุสิทธิบัตรงานวิจัย ปี 2566 เรื่อง "กรรมวิธีแปลงช่องสัญญาณผิดพลาดสัญญาณเป็นช่องสัญญาณสัญญาณเพื่อการถอดรหัสเฟาเทนของสัญลักษณ์นอนไบนารีขนาดใหญ่" จาก มหาวิทยาลัยเกษตรศาสตร์- อนุสิทธิบัตรงานวิจัย ปี 2567 เรื่อง "กรรมวิธีการถอดรหัสบล็อกนอนไบนารีแบบเป็นระบบ โดยการแก้ไขความผิดพลาดเฉพาะส่วนสัญลักษณ์ข้อมูล" จาก มหาวิทยาลัยเกษตรศาสตร์- อนุสิทธิบัตรงานวิจัย ปี 2567 เรื่อง "กรรมวิธีแปลงช่องสัญญาณสมมาตรแบบคิวอาร์เป็นช่องสัญญาณผิดพลาดสัญญาณด้วยการระบุตำแหน่งสัญญาณที่แม่นยำเพื่อลดความซับซ้อนในการถอดรหัส" จาก มหาวิทยาลัยเกษตรศาสตร์	
รางวัลผลงานวิจัย/ส่งประดิษฐ์	
<ul style="list-style-type: none">- รางวัลตำราชมเชย ประจำปี 2553 เรื่อง "หนังสือเรื่องการถอดรหัสด้วยวิธีเวกเตอร์ซิมโบลสำหรับช่องสัญญาณไร้สายแบบเฟดดิ้ง" จาก คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเกษตรศาสตร์- รางวัลชมเชย ประเภทบุคลากรซีเนียร์อายุตั้งแต่ 40 ปีขึ้นไป การประกวดนวัตกรรมมหาวิทยาลัยเกษตรศาสตร์ พ.ศ. 2559 วิทยาศาสตร์และเทคโนโลยี ประจำปี 2560 เรื่อง "วงจรดึงค่าข้อมูลจากคาร์หัสคอนโวลูชันแบบไม่เป็นระบบ" จาก มหาวิทยาลัยเกษตรศาสตร์	

ผลงานวิจัยนี้เป็นรายการรวบรวมระหว่างปี 1 มกราคม 2545 - 11 ธันวาคม 2567